

Laboratorio di Algoritmi e Strutture Dati

Docenti: M. Torelli, S. Aguzzoli

Appello del 12 giugno 2008

Progetto “Ingranaggi”

Consegna entro il 30 giugno 2008

Il problema

L'obiettivo è quello di costruire dei macchinari composti di piastre rettangolari, ciascuna delle quali contiene delle ruote dentate che girano tutte nella stessa direzione. Poiché il senso di rotazione delle ruote di una piastra determina il movimento delle ruote nelle piastre adiacenti, occorre evitare che si creino macchine in cui le ruote siano bloccate.

Il *piano* di riferimento è l'insieme dei punti a coordinate intere. Una piastra P è identificata da un rettangolo nel piano e da un nome σ , che è una parola finita sull'alfabeto $\{a, \dots, z, 1 \dots, 9\}$. Usiamo la notazione $P(x_1, y_1, x_2, y_2, \sigma)$ per indicare una piastra il cui vertice in basso a sinistra ha coordinate (x_1, y_1) , il vertice in alto a destra ha coordinate (x_2, y_2) e il cui nome è σ . Più precisamente, l'insieme dei punti della piastra $P(x_1, y_1, x_2, y_2, \sigma)$ è:

$$\{(x, y) \in \mathbb{Z}^2 \mid x_1 \leq x \leq x_2, y_1 \leq y \leq y_2\}.$$

Date due piastre P_1 e P_2 diciamo che:

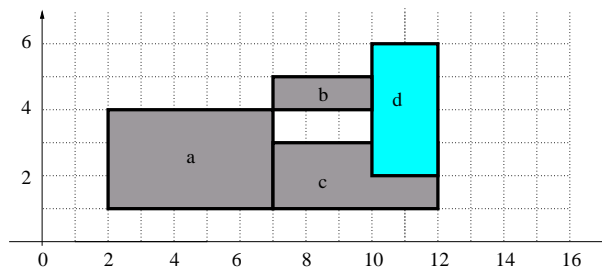
- P_1 e P_2 sono *disgiunte* se $P_1 \cap P_2 = \emptyset$ (non hanno punti in comune);
- P_1 e P_2 sono *adiacenti* se $P_1 \cap P_2 \neq \emptyset$ e tutti i punti in $P_1 \cap P_2$ giacciono su una stessa retta (questo vale in particolare se P_1 e P_2 hanno un solo punto in comune);
- P_1 e P_2 sono *sovrapposte* se $P_1 \cap P_2 \neq \emptyset$ e i punti in $P_1 \cap P_2$ non giacciono su una stessa retta.

Si noti che, date due piastre P_1 e P_2 , vale una sola delle proprietà precedenti.

Esempio 1 Consideriamo le piastre

$$P(2, 1, 7, 4, a) \quad P(7, 4, 10, 5, b) \quad P(7, 1, 12, 3, c) \quad P(10, 2, 12, 6, d)$$

rappresentate nella figura qui sotto.



La piastra a è adiacente alle piastre b e c ; b è adiacente ad a e d , mentre c è adiacente solamente ad a . Le piastre a e d sono disgiunte, e lo stesso vale per b e c . Le piastre d e c sono sovrapposte.

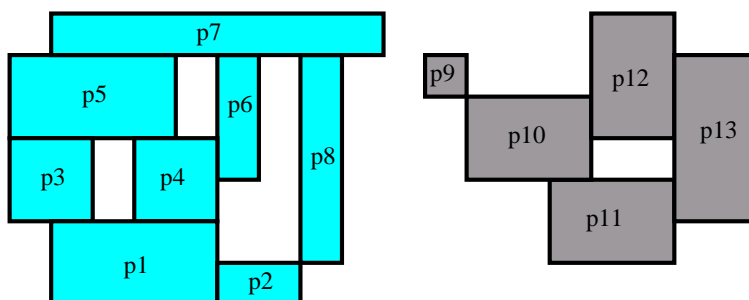
Nel seguito assumiamo che non possano esistere piastre sovrapposte. Quindi:

(A1) Non è possibile inserire una piastra P se questa si sovrappone a una delle piastre già presenti nel piano.

Nell'esempio precedente, se nel piano sono presenti le piastre a , b e c , non è possibile inserire la piastra d . Un cammino dalla piastra P_1 a P_n è una sequenza di piastre P_1, \dots, P_n tali che P_i è adiacente a P_{i+1} per $1 \leq i \leq n-1$. Diciamo che un insieme \mathcal{P} di piastre è *connesso* se, per ogni $P, Q \in \mathcal{P}$, esiste un cammino da P a Q contenuto in \mathcal{P} . Un *macchinario* è un insieme di piastre \mathcal{P} tale che \mathcal{P} è connesso e, per ogni piastra $Q \notin \mathcal{P}$, $\mathcal{P} \cup \{Q\}$ non è connesso.

Esempio 2

Supponiamo che le piastre nel piano siano disposte come nella figura



Abbiamo due macchinari: il macchinario M_1 formato dalle piastre p_1, \dots, p_8 e il macchinario M_2 formato dalle piastre p_9, \dots, p_{13} .

Una piastra P è formata da ruote che possono essere o tutte ferme oppure girare tutte nello stesso senso. Diciamo che P è *ferma* se le sue ruote sono ferme, P *lavora in senso orario* se le sue ruote girano in senso orario, P *lavora in senso antiorario* se le sue ruote girano in senso antiorario. Devono valere le seguenti proprietà:

1. Se P è ferma, tutte le piastre adiacenti a P sono ferme.
2. Se P lavora in senso orario, tutte le piastre adiacenti a P lavorano in senso antiorario.
3. Se P lavora in senso antiorario, tutte le piastre adiacenti a P lavorano senso orario.

Se in un macchinario M le proprietà 2 e 3 non possono essere soddisfatte, diciamo che M è *bloccato*. Per evitare situazioni inconsistenti, introduciamo due ulteriori assunzioni sull'inserimento di una piastra.

(A2) Non è possibile inserire una piastra P nel piano se questa diventa adiacente a una piastra che lavora.

(A3) Non è possibile inserire una piastra P se, dopo il suo inserimento, il macchinario a cui P appartiene è bloccato.

Esempio 3

Consideriamo i macchinari M_1 e M_2 dell'Esempio 2. Se p_1 lavora in senso orario, allora p_5 , p_6 e p_8 lavorano in senso orario mentre p_2 , p_3 , p_4 e p_7 lavorano in senso antiorario. Se p_{10} lavora in senso antiorario, allora p_9 , p_{11} e p_{12} lavorano in senso orario, p_{13} in senso antiorario. Se fermiamo p_7 , tutte le piastre in M_1 si fermano, se fermiamo p_{13} , tutte le piastre in M_2 si fermano.

Supponiamo ora che tutte le piastre siano ferme. Non è possibile inserire una nuova piastra q che sia adiacente a p_1 e p_2 . Infatti, se p_1 lavora in senso orario, allora p_2 deve lavorare in senso antiorario, quindi q dovrebbe lavorare sia in senso antiorario (essendo adiacente a p_1) che orario (essendo adiacente a p_2), quindi M_1 si bloccherebbe.

È invece possibile inserire una piastra r adiacente a p_8 e p_{10} (e a nessun'altra delle piastre presenti). In tal caso, se p_1 lavora in senso orario, le piastre p_5 , p_6 , p_8 , p_{10} e p_{13} lavorano in senso orario, le rimanenti lavorano in senso antiorario.

Si richiede di implementare una struttura dati efficiente che permetta di eseguire le operazioni seguenti (si tenga presente che la minima porzione rettangolare di piano contenente tutte le piastre può essere molto grande rispetto al numero di piastre presenti nel piano, quindi *non è sicuramente efficiente rappresentare l'insieme delle piastre mediante un'unica matrice*).

- **piastra** ($x_1, y_1, x_2, y_2, \sigma$)

Inserisce se possibile la piastra $P(x_1, y_1, x_2, y_2, \sigma)$, ossia se le assunzioni (A1), (A2) e (A3) valgono. In caso contrario, viene stampato il messaggio

errore: σ si sovrappone a τ

se la piastra σ si sovrappone a τ ;

errore: τ non è ferma

se σ è adiacente a τ e τ non è ferma

errore: σ blocca un macchinario

se l'aggiunta di σ blocca un macchinario.

Nel caso occorranò più violazioni di (A1),(A2) o (A3), basta segnalarne una.

La piastra σ è ferma al momento dell'inserimento.

- **elimina** (σ)

Se esiste una piastra P di nome σ , elimina P . Altrimenti, non esegue alcuna operazione.

- **attiva** (σ, dir)

Se esiste una piastra P di nome σ , allora P viene attivata in modo che lavori in senso orario se $dir = o$, in senso antiorario se $dir = a$. Altrimenti, non esegue alcuna operazione.

- **disattiva** (σ)

Se esiste una piastra P di nome σ , allora P e tutte le piastre del macchinario cui P appartiene vengono fermate. Altrimenti, non esegue alcuna operazione.

- **stato** (σ)

Se esiste una piastra P di nome σ , stampa uno dei seguenti messaggi a seconda dello stato di P :

σ ferma

σ lavora in senso orario

σ lavora in senso antiorario

Altrimenti, non esegue alcuna operazione.

- **macchinario** (σ)

Se esiste una piastra P di nome σ , stampa il nome delle piastre che compongono il macchinario a cui P appartiene secondo il formato specificato nell'apposita sezione. Altrimenti, non esegue alcuna operazione.

All'inizio del programma il piano è vuoto. Si noti che le operazioni richieste sono liberamente implementabili; in particolare, non vanno necessariamente intese come prototipi di funzioni.

Specifiche di implementazione

Il programma deve leggere dallo standard input (`stdin`) una sequenza di righe (separate da `\n`), ciascuna delle quali corrisponde a una riga della prima colonna della Tabella 1, dove σ è una stringa finita sull'alfabeto $a, b, \dots, z, 1, \dots, 9$ di lunghezza *arbitraria*, x_1, x_2, y_1, y_2 sono interi e d è il carattere `o` o il carattere `a`. I vari elementi sulla riga sono separati da uno o più spazi. Quando una riga è letta, viene eseguita l'operazione associata; le operazioni di stampa sono effettuate sullo standard output (`stdout`), e ogni operazione deve iniziare su una nuova riga.

RIGA DI INPUT	OPERAZIONE
<code>p x₁ y₁ x₂ y₂ σ</code>	piastra ($x_1, y_1, x_2, y_2, \sigma$)
<code>e σ</code>	elimina (σ)
<code>a σ d</code>	attiva (σ, d)
<code>d σ</code>	disattiva (σ)
<code>s σ</code>	stato (σ)
<code>m σ</code>	macchinario (σ)
<code>f</code>	Termina l'esecuzione del programma

Tabella 1: Specifiche del programma

Note

1. Non devono essere presenti vincoli sul numero di piastre e macchinari, sulla loro collocazione nel piano, sulla loro dimensione e sulla lunghezza dei nomi di piastre (se non quelli determinati dal tipo di dato intero). Non si richiede – anzi si sconsiglia – l'uso di grafica, se non per test personali: in modo particolare, non si usi `conio.h` e neppure `clrscr()`.
2. Per semplicità si suppone che l'input sia sempre conforme alle specifiche di Tabella 1, per cui non è necessario controllare la correttezza dell'input. Per leggere l'input si usino le funzioni standard ANSI C `getchar()` e/o `scanf()`.
3. Si consideri il comando
`m σ`

e siano $\sigma_1, \sigma_2, \dots, \sigma_k$ le piastre che compongono il macchinario cui appartiene la piastra σ , elencate in un ordine arbitrariamente scelto. Allora l'output del comando deve essere:

```
(  
   $\sigma_1$   
   $\sigma_2$   
   $\vdots$   
   $\sigma_k$   
)
```

Esempio

Si supponga che le righe di input siano:

```
p 5 1 7 3 alpha  
p -6 -2 -1 3 beta  
p -2 -2 2 2 beta1  
p -1 2 2 6 gamma  
p -1 -5 3 -1 delta  
p 2 5 5 8 epsilon  
a beta o  
s epsilon  
m delta  
p 5 3 8 6 zeta  
d gamma  
p 5 3 8 6 zeta  
a beta o  
s epsilon  
m delta  
d alpha  
p 1 -1 5 2 eta  
e alpha  
p 1 -1 5 2 eta  
s eta  
a beta a  
s eta  
p -7 9 21 11 theta  
p 19 7 21 9 iota  
p 21 0 23 7 kappa  
p 13 2 21 4 lambda  
p 11 7 13 9 mu  
p 15 6 17 9 nu  
p 11 4 15 6 xi  
p 12 6 14 7 omicron  
e mu  
p 12 6 14 7 omicron  
s theta  
a kappa o  
s theta  
d beta  
d xi
```

p 5 7 15 8 pi
a kappa o
s beta
d lambda
p -4 3 -3 9 rho
p -4 6 -1 9 rho
a beta a
s xi
m zeta
e theta
e pi
m iota
f

L'output prodotto dal programma deve essere il seguente

```
errore: beta1 si sovrappone a beta
epsilon lavora in senso orario
(
beta
gamma
delta
epsilon
)
errore: epsilon non e' ferma
epsilon lavora in senso orario
(
alpha
beta
gamma
delta
epsilon
zeta
)
errore: eta blocca un macchinario
eta ferma
eta lavora in senso antiorario
errore: omicron blocca un macchinario
theta ferma
theta lavora in senso orario
beta lavora in senso antiorario
errore: rho blocca un macchinario
xi lavora in senso orario
(
beta
gamma
delta
epsilon
zeta
eta
```

theta
iota
kappa
lambda
nu
xi
omicron
pi
rho
)
(
iota
kappa
lambda
nu
xi
omicron
)

Presentazione del progetto

Il progetto deve essere inviato per posta elettronica all'indirizzo aguzzoli@dsi.unimi.it entro il 30 giugno 2008 (incluso). La discussione del progetto e l'esame orale si svolgeranno in data e luogo da specificarsi (consultare al riguardo il sito: <http://homes.dsi.unimi.it/~aguzzoli/algo.htm>).

Occorre presentare:

1. il codice sorgente (rigorosamente ANSI C, compilabile con **gcc**);
2. una sintetica relazione (formato pdf o rtf) che illustra le strutture dati utilizzate e analizza il costo delle diverse operazioni richieste dalla specifica.

I due o più file (file sorgenti C + relazione) devono essere contenuti in un unico file **.zip** il cui nome dovrà essere **cognome.zip**. La relazione e il codice devono riportare il vostro nome, cognome e matricola.

Una copia cartacea della relazione e del codice deve inoltre essere consegnata al dr. Aguzzoli entro il 30 giugno 2008 (lasciandola eventualmente nella sua casella postale presso il dipartimento in via Comelico).

Si ricorda infine di presentarsi alla prova orale con una copia stampata della relazione e del codice.

La discussione del progetto e l'esame orale di Algoritmi e Strutture Dati si svolgeranno indicativamente nei giorni 3, 7 e 10 luglio 2008.

Alla consegna del progetto, indicare nel testo della e-mail la data in cui si preferisce sostenere la prova orale; nei limiti del possibile si cercherà di tener conto di tali indicazioni (se non si hanno preferenze, non dare alcuna indicazione).

Il calendario degli esami orali sarà disponibile sulla pagina del corso qualche giorno dopo il termine di consegna del progetto.

Per ogni ulteriore chiarimento:

E-mail: aguzzoli@dsi.unimi.it

Ricevimento: il mercoledì, ore 15-16, stanza S204.

Avvisi

La versione aggiornata del progetto è pubblicata in .pdf sul sito:

<http://homes.dsi.unimi.it/~aguzzoli/algo.htm>.

Si consiglia di consultare periodicamente questo sito per eventuali correzioni e/o precisazioni relative al testo del progetto.

Si richiede allo studente di effettuare un adeguato collaudo del proprio progetto su numerosi esempi diversi per verificarne la correttezza e valutarne le prestazioni.

La realizzazione del progetto è una prova d'esame da svolgersi **individualmente**. I progetti giudicati frutto di **collaborazioni** saranno **estromessi** d'ufficio dalla valutazione.